

山口研究室と上野研究室の合同セミナー プログラム

Joint-seminar between Yamaguchi Lab and Ueno lab

日時 2007年 7月 4日 16:00-18:30 (発表会と上野研⇒山口研実験室見学)

2007年 7月 19日 10:30-11:30 (山口研⇒上野研実験室見学)

参加者 大学院生、研究員、上野 芳康、山口 浩一

(卒研究生も聴講参加と見学参加を歓迎します!)

発表会の部 (発表 12分、質疑応答 5分以上、計 20分以内)

日時、開催場所: 16:00-17:30、W2-105 (準備係: 小深田ほか)

1) 坂口 淳 (D3)

半導体光増幅器内部量子効率を考慮した超高速全光ゲートの消費電力モデル

2) 角田 (D1)

量子ドットの作製方法について

3) Ferran Salleras, Dr. (COE 研究員)

Recent one result of PC/QD waveguide characterization for all-optical FF memory

4) 菅藤, Dr. (新任 COE 研究員)

山口研での量子ドット研究の概要

研究室実驗室見学の部

山口研究室 7/4 17:45-18:45

by Prof. Koichi Yamaguchi himself,

- (1) MBE growth machine room (MBE #1, #2, and #3)
- (2) Small chemical-surface-treatment room, in advance to MBE growths
- (3) Clean rooms (class 1,000 and 100) for waveguide-fabrication processes (from outside)
- (4) Cryogenic, low-temperature optical characterization room
- (5) Handmade STM characterization room (previously, MOVPE machine room)
- (6) AFM, SEM observation room (ueno decided to skip)

上野研究室 7/19 10:30-11:30

- (1) Relaxation-time and quantum-efficiency characterization (Sakaguchi, W2-301)
 - (2) All-optical gate experiments in the 100 to 200 GHz range (Sakaguchi)
 - (3) Disc-Loop-type mode-locked pulse generation (Nakamoto)
 - (4) PC/QD waveguide characterization for FF memory (Honma and Salleras, W7-513)
- supervised by Yoshiyasu Ueno.

以上